

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 28 日 (28.04.2005)

PCT

(10) 国際公開番号
WO 2005/038835 A1

- (51) 国際特許分類⁷: H01G 9/058
- (21) 国際出願番号: PCT/JP2004/014548
- (22) 国際出願日: 2004 年 9 月 27 日 (27.09.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2003-359636
2003 年 10 月 20 日 (20.10.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 三洋電機株式会社 (SANYO ELECTRIC CO., LTD.) [JP/JP]; 〒5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 大村 誠司 (OMURA, Seiji) [JP/JP]; 〒5740046 大阪府大東市赤井 2-19-13-303 Osaka (JP). 中島 宏

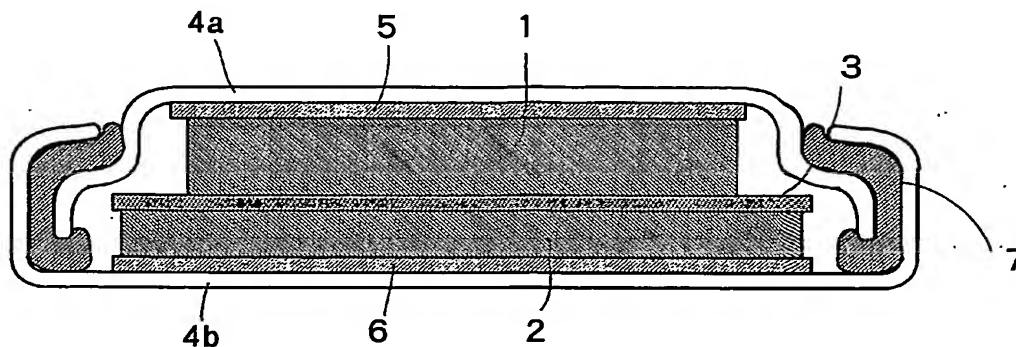
(NAKAJIMA, Hiroshi) [JP/JP]; 〒5730024 大阪府枚方市田宮本町 9-26-106 Osaka (JP).

- (74) 代理人: 芝野 正雅 (SHIBANO, Masanori); 〒5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内 芝野特許事務所 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

[続葉有]

(54) Title: ELECTRIC DOUBLE LAYER CAPACITOR

(54) 発明の名称: 電気二重層キャパシタ



(57) Abstract: Disclosed is an electric double layer capacitor wherein two plate-like polarizable electrodes are stacked in layers via a separator and housed in a container member. In this electric double layer capacitor, the contact area between a first polarizable electrode and the separator is different from the contact area between a second polarizable electrode and the separator, and the polarizable electrode with a smaller contact area is formed thicker than the other polarizable electrode with a larger contact area. In addition, it is preferable that the first polarizable electrode and the second polarizable electrode have a generally equal volume.

(57) 要約: 2 枚の板状の分極性電極をセパレータを介して積層し、これらを外装部材の内部に収納してなる電気二重層キャパシタにおいて、第 1 分極性電極とセパレータとの接触面積と、第 2 分極性電極とセパレータとの接触面積とが異なり、且つ、前記接触面積が小さい方の分極性電極が前記接触面積の大きい方の分極性電極よりも厚く形成する。また、第 1 分極性電極と第 2 分極性電極との体積がほぼ等しいことが好ましい。



BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書